

PLAN DE ESTUDIOS DE LA CARRERA INGENIERÍA ELECTRÓNICA
Según Res. N°1077 del CSU – Adecuación curricular

1

Nivel	Nº	Asignatura	Carga Horaria Anual	1º Cuat.	2º Cuat.
I	1	Informática I (Integradora)	5	5	5
	2	Algebra y Geometría Analítica	5	10	-
	3	Análisis Matemático I	5	10	-
	4	Ingeniería y Sociedad	2	-	4
	5	Análisis Matemático II	5	-	10
	6	Física I	5	-	10
			27	25	29
II	7	Informática II	5	5	5
	8	Sistemas de Representación	3	6	-
	9	Análisis de Señales y Sistemas	6	6	6
	10	Química General	5	10	-
	11	Física II	5	10	-
	12	Probabilidad y Estadística	3	-	6
	13	Física Electrónica	5	-	10
	14	Inglés I	2	-	4
			34	37	31
III	15	Teoría de los Circuitos I	6	6	6
	16	Técnicas Digitales I	4	4	4
	17	Dispositivos Electrónicos	5	10	-
	18	Legislación	2	4	-
	19	Electrónica Aplicada I	5	-	10
	20	Medios de Enlace	4	-	8
	21	Inglés II	2	4	-
	22	Seguridad, Higiene y Medio Ambiente	2	2	2
			30	30	30

Nivel	Nº	Asignatura	Carga Horaria Anual	1º Cuat.	2º Cuat.
IV	23	Técnicas Digitales II	5	5	5
	24	Medidas Electrónicas I	5	5	5
	25	Teoría de los Circuitos II	5	5	5
	26	Máquinas e Instalaciones Eléctricas	4	4	4
	27	Sistemas de Comunicaciones	4	4	4
	28	Electrónica Aplicada II (Integradora)	5	5	5
			28	28	28
V	29	Técnicas Digitales III	5	5	5
	30	Medidas Electrónicas II (Integradora)	5	5	5
	31	Sistemas de Control	4	4	4
	32	Electrónica Aplicada III	5	5	5
	33	Tecnología Electrónica	5	5	5
	34	Electrónica de Potencia	4	4	4
	35	Organización Industrial	2	2	2
		30	30	30	
VI	36	Economía		6	-
	37	Proyecto Final (Integradora)		8	-
	38	Electiva		6	-
	39	Electiva		6	-
	40	Electiva		6	-
			32	-	

PRACTICA SUPERVISADA : 200 Horas

NOTA: Las FR/UA tiene atribuciones para fijar el nivel de cada asignatura del plan como así también su desarrollo en forma anual o cuatrimestral; siempre y cuando se respete plenamente el régimen de correlatividades.

Título Intermedio:

Con 4º Año aprobado se obtiene el título de **TECNICO UNIVERSITARIO EN ELECTRÓNICA.**